

Real Verification News

השגת איכות שש סיגמא ב- IC Design מאת: גי'ן זאנג . Real Intent Inc.

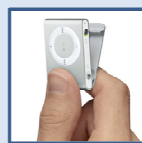
תעשיית הייצור ראתה שיפור משמעותי באיכות בעשורים האחרונים בזכות יישום מוצלח של שיטות כגון ייצור רזה (Lean Manufacturing) ו-שש סיגמא (Six Sigma).

ייצור רזה, המכונה גם ייצור בזמן אמת (Just In Time JIT) הוכנס לראשונה לשימוש על ידי טויוטה כדי להפחית בזבז בתהליך הייצור שאין לו ערך מוסף ע"י שיפור מתמיד וייצור לפי דרישה עם מינימום מלאי של חומרי גלם וסחורה מוגמרת. שש סיגמא הוא סט של סטנדרטים מוכוונים מידע המשתמשים במדדים סטטיסטיים מורכבים ע"מ למנוע את האפשרות לכשל וכדי להשיג ...

www.realintent.com



CONGRATULATIONS



Dinesh Malviya
Jasmine Patel

Drawing Winners at Real Intent Booth



שותפות פוריה Verific, Real Intent מציינות שמונה שנות

Real Intent Inc. (BUSINESS WIRE) אלמדה, קליפורניה - ספקית מובילה של תוכנה לאימות פורמלי של רכיבי IC ו- Verific Design Automation מציינות 10 שנים להקמתן ב-2009 לצד שותפות רבת שנים מאז 2001. Verific, ספקית מובילה של תוכנת ורילוג, סיסטם-ורילוג ו VHDL, סיפקה ל Real Intent רכיבי VHDL עבור תוכנות האימות הפורמלי. השותפות הפוריה תרמה ...

www.realintent.com



Real Intent הוגגת **10 שנים** ויוצאת במבצע 2 תמורת 1. המבצע ימשך מ-14 לפברואר 2009 עד 14 לפברואר 2010 ויכלול את כל משפחת מוצרי האימות האוטומטי של החברה. אנא צור קשר עם Real Intent לפרטים נוספים.

Please contact Real Intent for more information.

Real Intent ממשיכה להתרחב בשוק העולמי ומצרפת את סטריס

לתמיכה בחברות ישראליות בתחומי ה ASIC, FPGA ו SoC (Market Wire) - קליפורניה וצורית, ישראל - Real Intent Inc. המובילה העולמית באימות פורמלי ו CDC הודיעה היום על הסכם עם חברת סטריס בישראל, להפצה ותמיכה בלעדית במוצריה. www.realintent.com

אירועים וכנסים:

ChipEx 2009 ISRAEL
May 6, 2009

46th Design Automation Conference
Jul 26 - 31, 2009 Booth 1728
MOSCONE CENTER, SAN FRANCISCO

[Click here to unsubscribe](#)