

Real Verification News

リアルインテント社、**Ascent Lint**バージョン1.2をリリース
さまざまなルールを新たにサポートし、低ノイズ高性能
のLintチェックを実現

Ascent Lintは設計早期の段階で利用できる「Ascent」機能
検証製品ファミリーにおける次世代Lintツールであり、
現在のように複雑になったSoC設計においてシンタックス
(構文)とセマンティックス(意味)のLintチェックを
行います。Ascent Lint 1.2では新たにSTARCポリシーや
Verilog / SystemVerilog Gotcha、Reuse Methodology
Manual (RMM)、Principles of Verifiable RTL De-
signsなどのルールを利用でき、リアルインテント社のノウ
ハウに基づいたルールも利用できます。Ascent Lint 1.2はこ
ういった高速性と総合性、設定可能性のすべてを兼ね備え
た、業界で最も優れた製品なのです。詳細な情報は、
<http://www.realintent.com/real-intent-products/ascent>.

リアルインテント社は日本のEDSフェアにてASICやFPGA設
計に重要な革新的な自動検証ツールを披露

東京、日本発、2010年1月6日、リアルインテント社(デザイ
ン検証のためのフォーマルテクノロジー知識を自動化するこ
とにおける革新者)は横浜(日本)のエレクトロニクスデザイ
ンソリューションフェア(EDSFair)展示会に出展します。リ
アルインテント社は2010年1月28日(木)ー29日(金)パシ
フィコ横浜、ブースNo.128で費用対効果に優れた自動検証
ソフトウェアのデモンストレーションを交えて紹介しま
す。詳しい情報は www.realintent.com

リアルインテント社の最高経営責任者はEDSFair2010にて
「検証のためのフォーマルテクノロジー」を提案します。

要約：本セミナーはデザインフローにおけるフォーマル検証
技術とその費用対効果が良いアプリケーションに焦点を合わ
せるでしょう。検証は実現に機能性にかかっています、そ
して、しばしば実現要求は機能不全を引き起こし機能変更
を招きます。フォーマル解析によるインクリメンタル検証は
費用対効果が良いアプリケーションであり、デザインフロー
を改善するまたとない機会です。



Wishing you joy & success
in 2010!

Real Talk Blog

Real Talk
BLOG

リアルインテント社のReal Talk
Blog発表、我々の革新的なテクノ
ロジーに関して話す毎週のブログ、我々
の見地と検証の経験と、そして、自動
検証ソリューションで捕らえられたバ
グに関する顧客サクセスストーリーを
発表します！我々はあなたのコメント
と貢献を歓迎します！RSS配信に同意
してください。

Real Articles

[Verification Challenges Requires Surgical Precision](#) by Dr. Pranav Ashar, CTO of Real Intent.

[Google and Real Intent, 1st Degree LinkedIn](#) by Jin Zhang, Director of Technical Marketing,

Real Events

EDS Fair — Japan
January 28— 29, 2010 www.edsfair.com

DVCon — San Jose, CA
February 23—25, 2010 www.dvcon.com

DATE — Dresden, Germany
March 8—12, 2010 www.date-conference.com

DAC— Anaheim, CA
June 13—18, 2010 www.dac.com